





学习内容与目标



- 电压和电流源
- 传输线
- 晶体管和二极管
- 从用户数据中创建SPICE模型







右图给出电阻的符号,其SPICE模型表示为:

RXXXXXXX N1 N2 VALUE



- □ N1、N2:
 - 电阻接入电路的节点号,在使用时分配。



是电阻值 (单位为 Ω) ,为正值或者负值 ,但不能为零。

■ 例如:

R1 1 2 100







下图给出半导体电阻的符号,其SPICE模型表示为:

RXXXX N1 N2 <VALUE> <MNAME> <L=LENGTH> <W=WIDTH> <TEMP=T>

■ 其中:

- □ N1、N2:电阻接入电路的节点号,在使用时分配。
- □ VALUE: 电阻值。
- □ MNAME: 电阻模型的名字。
- □ LENGTH: 电阻的长度。
- □ WIDTH: 电阻的宽度。
- □ T:温度值。
- 例如:
 - **RMOD 3 7 RMODEL L=10u W=1u**







右图给出电容的符号,其SPICE模型表示为:

CXXXXXXX N+ N- VALUE <IC=INCOND>

■ 其中:

- □ N+、N-:电容接入电路的节点号,在使用时分配。
- □ VALUE: 电容值(单位为F)。
- □ <IC=INCOND>: 电容的初始电压值。
- 例如:
 - **COSC 17 23 10U IC=3V**

5









下图给出了半导体电容的符号,其SPICE模型表示为

- CXXN1 N2 <VALUE> <MNAME> <L=LENGTH> <W=WIDTH> < IC=VAL >
- 其中:
 - □ N1、N2:电容接入电路的节点号,在使用时分配。
 - □ MNAME: 电容模型的名字。
 - □ VALUE:是电容值(单位为F)。
 - □ LENGTH : 电容的长度。
 - □ WIDTH: 电容的宽度。
 - □ <IC=VAL>: 瞬态分析的初值。

6

- 例如:
 - CMOD 3 7 CMODEL L=10u W=1u







下图给出了电感的符号,其SPICE模型表示为:

LYYYYYY N+ N- VALUE <IC=INCOND>



■其中:

- □ N+、N-: 电感接入电路的节点号,在使用时分配。
- □ VALUE: 电感值(单位为H)。
- □ <IC=INCOND>: 电感的初始电流值。
- ■例如:
 - **LLINK 42 69 1UH**
 - **LSHUNT 23 51 10U IC=15.7MA**



耦合(互感)电感的符号,其SPICE模型表示为:

KXXXXXXX LYYYYYYY LZZZZZZ VALUE



其中: □LYYYYYY和LZZZZZZ:两个耦合电感的名字。 □VALUE:耦合系数K,其范围0<K≦1。





■ ISW电流控制的开关符号,其SPICE模型表示为:

WYYYYYY N+ N- VNAM MODEL <ON><OFF>



VSW电压控制的开关符号,其SPICE模型表示为:

SXXXXXXX N+ N- NC+ NC- MODEL <ON><OFF>







■ 例如:

- **s**11234 switch1 ON
- **s**25630 sm2 off
- Switch1 1 2 10 0 smodel1
- uli w1 1 2 vclock switchmod1
- **W2 3 0 vramp sm1 ON**
- **wreset 5 6 vclck lossyswitch OFF**
- 其中:
 - □ VNAM:表示指定的电压源。





SPICE模型中的电压和电流源主要分从三大类:

- 独立源
- 线性受控源
- 非线性受控源







常用的独立源主要包括:

- 脉冲源
- 正弦源
- 指数源
- 分段线性源、单频FM源
- 注:这里给出的是电压源,对于电流源有类似的模型描述。





电压和电流源 --脉冲源

下图为脉冲源,符号其SPICE模型表示为:

PULSE(V1 V2 TD TR TF PW PER)



■ 例如:

VIN 3 0 PULSE(-1 1 2NS 2NS 2NS 50NS 100NS)







下图给出了正弦源的符号,其SPICE模型表示为:

SIN(VO VA FREQ TD THETA)





VIN 3 0 SIN(0 1 100MEG 1NS 1E10)











下图给出了分段线性源的符号,其SPICE模型表示为:

PWL(T1 V1 <T2 V2 T3 V3 T4 V4 ...>)

■ 例如:

VCLOCK 7 5 PWL(0 -7 10NS -7 11NS -3 17NS -3 18NS -7 50NS -7)









下图给出了单频FM源的符号,其SPICE模型表示为:

SFFM(VO VA FC MDI FS)

■ 单频FM信号源,可以用下式表示:

 $V(t)=VO + VA* sin(2\pi*FC*t + MDI * sin(2\pi*FS*t))$

■ 例如:







VSFFM

Copyright © 2009 Altium Limited



■ 电压控制电流源,其控制关系用下式表示为:

i=g×v,其中:g表示跨导。

■ 电压控制电压源,其控制关系用下式表示为:

v2=e×v1,其中:e表示电压增益。

电流控制电流源,其控制关系用下式表示为:

i2=f×i1,其中:f表示电流增益。

电流控制电压源,其控制关系用下式表示为: v=h×i,其中:h表示互阻。







下图给出了电压控制电流源的符号, SPICE模型表示为:

GXXXXXXX N+ N- NC+ NC- VALUE





- □ N+、N-:电压源的正端和负端。
- □ NC+、NC-:受控电流源的正端和负端。
- □ VALUE:跨导。单位为mhos。
- ■例如:
 - **G120500.1MMHO**





下图给出了电压控制电压源的符号, SPICE模型表示为

EXXXXXXX N+ N- NC+ NC- VALUE





其中:

□ N+、N-:电压源的正端和负端。

□ NC+、NC-:受控电压源的正端和负端。

□ VALUE: 电压增益。

例如:

E1231412.0





下图给出电流控制电流源的符号, SPICE模型表示为:



- □ N+、N-: 电流源的正端和负端。
- □ VNAM:通过受控电流的电压源的名字。
- □ VALUE: 电流增益。
- 例如:

F1 13 5 VSENS 5



DLN

VLN -25V



■ 其中:

- □ N+、N-: 电流源的正端和负端。
- □ VNAM:通过受控电流的电压源的名字。
- □ VALUE: 互阻。单位为Ω。

例如:

HX 5 17 VZ 0.5K



电压和电流源 --非线性独立源

下图给出了非线性独立源的符号,SPICE模型表示为:

BXXXXXXX N+ N- <I=EXPR> <V=EXPR>

■ 其中:



- □ N+、N-:非线性独立源的正端和负端。
- □ V参数的值:确定通过设备的电压值,V表示电压源。
- I参数的值:确定通过设备的电流值,表示电流源。

例如:

B1 0 1 I=cos(v(1))+sin(v(2))

 $\square B1 0 1 V = \ln(\cos(\log(v(1,2)^2))) - v(3)^4 + v(2)^v(1)$





许多电子线路中,可以忽略连接各器件的电线长度。当电 压的变化和信号沿电线传播下去的时间可以比拟时,导线 的长度变得重要了,这时电线就必须作为传输线处理。 即:当信号所包含的频率分量的相应的波长较之电线长度小或二 者可以比拟的时候,电线的长度是很重要的。 通常,如果电线长度大于波长的1/10,当作传输线处理。 在这个长度下相位延迟和线中的反射干扰非常显著,如果 没有用传输线理论仔细的研究设计过的系统,则会出现一 些不可预知行为。







下图给出了无损传输线的符号,其SPICE模型表示为:

TXXXX N1 N2 N3 N4 Z0=VALUE <TD=VALUE> <F=FREQ

<NL=NRMLEN>> + <IC=V1, I1, V2, I2>











- □ N1、N2:是无损传输线的输入端口的正端和负端。
- □ N3、N4:是无损传输线的输出端口的正端和负端。
- □ Z0:是无损传输线的特性阻抗。
- □ 可选的初始条件:由每个传输线的端口的电压和电流组成。
- 例如:
 - **T1 1 0 2 0 Z0=50 TD=10NS**







下图给出了有损传输线的符号,这是一个用于单个导体 有损传输线的两端口卷积模型。其SPICE模型表示为:

OXXXXXXX N1 N2 N3 N4 MNAME









■ 其中:

- □ N1、N2:是有损传输线的输入端口的正端和负端。
- □ N3、N4:是有损传输线的输出端口的正端和负端。
- □ 对于带有0损耗的有损传输线能比无损传输线更能精确的表示实现细节
- 例如:
 - **O231020LOSSYMOD**
 - **OCONNECT 10 5 20 5 INTERCONNECT**







下图给出均匀分布的RC线符号,其SPICE模型表示为:

UXXXXXXX N1 N2 N3 MNAME L=LEN <N=LUMPS>







传输线 --均与分布的RC线

■ 其中:

- □ N1、N2:连接RC线的两个元素的节点。
- □ N3:连接电容的节点。
- □ MNAME:模型的名字。
- □ LEN: RC线的长度。单位m。
- □ LUMPS:表示在建模RC线时,集总段的数量。
- 例如:
 - **URC2 1 12 2 UMODL I=1MIL N=6**





晶体管和二极管

晶体管和二极管主要包括:

- 结型二极管
- 双极结型二极管
- 结型场效应管
- **MOSFET**
- **MESFET**







在SPICE中,二极管、双极型管和结型场效应管的几何尺 寸是用一个无量纲的面积因子(area factor)来表示的。 ■ 模型语句只定义了一个单位面积器件,而面积因子则表示了器件 面积和单位面积的比值,与面积有关的模型参数将乘/除以这个 面积因子。







二极管的SPICE模型表示为:

DXXXXXXX N+ N- MNAME <AREA> <OFF> <IC=VD> <TEMP=T>





例如: DBRIDGE 2 10 DIODE 1 DCLMP 3 7 DMOD 3.0 IC=0.2





SPICE模型表示为:

QXXXXXX NC NB NE <NS> MNAME <AREA> <OFF> <IC=VBE, VCE> <TEMP=T>









下图给出了结型场效管的一个典型应用结构和N和P沟道 JFET结型场效应管的符号。其SPICE模型表示为: JXXXXXX ND NG NS MNAME <AREA> <OFF> <IC=VDS, VGS>

<TEMP=T>









其中:

- □ ND : 结型场效应管漏极。
- □NG:结型场效应管栅极。
- □ NS:结型场效应管源极。
- □ MNAME:模型的名字。使用.MODEL语句进行描述。
- □ AREA:面积因子。
- □ OFF: 可选的用于对器件进行dc分析的初始条件。
- □ TEMP:可选的工作温度。
- 例如:
 - **J1723JM1OFF**







金属氧化物半导体场效应管(Metal Oxide Semiconductor FET, MOSFET)是集成电路中常用的器件,随着集成度的不断提高,MOS管的尺寸在不断缩小,已达到亚微米

级。





晶体管和二极管 --金属氧化物半导体场效应管

金氧半场效晶体管(MOSFET)的命名来看,事实上会

让人得到错误的印象。因为MOSFET跟英文单字"metal

(金属)"的第一个字母M,在当下大部分同类的组件里

是不存在的。

早期金氧半场效晶体管栅极使用金属作为材料,但随着半导体技术的进步,现代的金氧半场效晶体管栅极已用多晶硅取代了金属



晶体管和二极管 --金属氧化物半导体场效应管

- MOS管的模型在SPICE3中有6级。包括:
- LEVEL=1 MOS1模型-Shichman-Hodges模型。
- LEVEL=2 MOS2模型-二维解析模型。
- LEVEL=3 MOS3模型-半经验模型。
- LEVEL=4 MOS3模型-BSIM模型。
- LEVEL=5 MOS3模型-BSIM2模型。
- LEVEL=6 MOS6模型-修改的Shichman-Hodges模型。













晶体管和二极管 --金属氧化物半导体场效应管

MOSFET的SPICE模型表示为:

- MXXXXXX ND NG NS NB MNAME <L=VAL> <W=VAL> <AD=VAL> <AS=VAL> + <PD=VAL> <PS=VAL> <NRD=VAL> <NRS=VAL> <OFF>+ <IC=VDS, VGS, VBS> <TEMP=T>
- 例如:
 - **M1 24 2 0 20 TYPE1**
 - **M31 2 17 6 10 MODM L=5U W=2U**
 - **M1 2 9 3 0 MOD1 L=10U W=5U AD=100P AS=100P PD=40U**
 - **PS=40U**





晶体管和二极管 --金属半导体场效应管(MESFET)

简称金半场效应管,是一种在结构上与结型场效应管类 似,不过它与后者的区别是这种场效应管并没有使用PN 结作为其栅极,而是采用金属、半导体接触结,构成肖 特基势垒的方式形成栅极。MESFET管的SPICE模型表 示为:

ZXXXXXX ND NG NS MNAME <AREA> <OFF> <IC=VDS, VGS>

- 例如:
 - **Z1723ZM1OFF**





晶体管和二极管 --金属半导体场效应管(MESFET)

下图MESFET管的一个典型应用结构。MESFET模型由

GaAs FET模型得到。





从用户数据中创建SPICE模型 --SPICE模型的建立方法

- 很多元器件供应商为它们的器件提供了仿真模型。设计者下载所 要求的仿真文件(SPICE, PSpice),并且将下载的仿真文件和 原理图中对应的元件进行映射。
 - 一些模型需要用编程语言进行编写,例如:使用层次的子电路语法创建所要求的子电路模型文件(.ckt)。
- 使用Altium Designer提供的SPICE Model Wizard (SPICE模型 向导),这个过程就不再是一件费力的事情了.





- 在Altium Designer主界面主菜单下,选择File->New->Library-
 - >Schematic Library。
- 生成并自动打开Shlib1.SchLib文件。
- 在Altium Designer主界面主菜单下,选择Tools->XSpice Model Wizard。





如下图所示,出现SPICE Model Wizard (SPICE模型向导)对 话框界面。



■ 单击Next>按钮。





从用户数据中创建SPICE模型 --运行SPICE模型向导 ■ 如下图所示,出现SPICE Model Types (SPICE模型类型)选择 对话框界面,该界面内提供了可供建模的元件类型,在该例子中 ,选择Diode。

SPICE Model Wizard

SPICE Model Types Select the type of component you wish to model.



Diode

Semiconductor Capacitor Semiconductor Resistor Current-Controlled Switch Voltage-Controlled Switch Bipolar Junction Transistor Lossy Transmission Line Uniform Distributed RC Transmision Line

■ 单击OK按钮。





如下图所示,出现SPICE Model Implementation (SPICE模型实现)对话框界面在该对话框界面下,提供了两个选项,该设计中,选择第一个选项。





Diode SPICE Model Wizard	
Diode Name and Description Enter the name and a description of the o	iode: 和描述
What name shoul	d this diode model have?
	Examples: 1N4148 or BAS16_03W
	(A value is required for this field.)
	BAS16P2T5G
Enter a descriptio	n of the diode:
	Examples: Manufactured by Renesas. Rated forward current is 10mA.
	(This field is optional.)
	BAS16P2T5G is Switching Diode Produced by ONSEMI
	Cancel < Back Next >





Diode SPICE Model Wizard

Diode Characterisitics To Be Modelled

The SPICE diode model describes all aspects of diode behaviour. Use the following options to choose which charactertistics of the diode you wish to model.



X

Forward-bias current flow. (Parameters extracted: IS, N, RS) These parameters are used to describe the DC current-voltage characteristics of the diode in the forward-bias region.

Reverse-bias junction capacitance. (Parameters extracted: CJO, M, VJ)

These parameters are used to describe the capacitance of the diode when operating in the reverse-bias region.

Reverse-bias current flow. (Parameters extracted: BV, IBV)

These parameters are used to describe the after-breakdown, reverse-bias current flow of the device.

Reverse recovery characteristics. (Parameters extracted: TT)

This parameter is used to model the reverse-recovery time of the diode while switching the diode from forward to reverse bias.

Select All



该设计中,选 中全部四个选 项。可以直接 选择Select All

)



X Diode SPICE Model Wizard Forward-bias Diode Current In order to extract the required parameters, two or more values from the forward current vs. voltage characteristics of the diode need to be entered into the table below. 设置对话框 **Vd** M Id (A) **Clear Fields** 界面。按图 0.715 0.001 Import Data 0.815 0.01 输入Vd-Id 1.000 0.05 的对应关系 1.25 0 < Back Next > Finish Cancel





Diode SPICE Model Wizard

Forward-bias Diode Current

Here are results of the parameter extraction process. The plot compares data provided with calculated data based on the extracted parameters.



















Diode SPICE Model Wizard The Diode Spice Model Below is the SPICE model generated from the data that you have provided. The model can be edited to further meet you requirements. * This spice model was created using the Altium Spice Model Wizard * Created: 11:29 on 13 八月, 2013 Component Name: BAS16P2T5G Component Description: BAS16P2T5G is Switching Diode Produced by ONSEMI MODEL BAS16P2T5G D +(IS = 7.0795E - 0011+ N = 1.6784+ RS = 2.1244CJO = 6.2005E-0013 + VJ = 0.3400+ M = 0.0513BV = 100+ + IBV = 100E - 6+ TT = 8.6400E - 9+)* Spice model BAS16P2T5G has been assigned the following parameters: * Forward-Bias Diode Current Parameters IS: Saturation Current......(Unit: A) N: Emission Coefficient × RS: Ohmic Resistance.....(Unit: Ohm) × Cancel < Back Next >

在该界面中, 给出 了根据设计者输入 的参数所生成的 Spice的模型参数 0 注: 更详细的参 数含义,请参考前 面所介绍的二极管 Spice模型参数。



Diode SPICE Model Wizard



如图表示生成Spice的 过程顺利完成。 点击Finish按钮。 出现对话框界面, 提示保存Spice模型, 将其保存到 my_spice_model 目 录下。 不保存原理图库设计 文件,退出设计。

X

Einish



Copyright © 2009 Altium Limited

- 何宾老师出版的《Altium Designer 15.0电路仿真、设计、验证与 工艺实现权威指南》一书中所有设计案例源代码、书中所用半导 体器件相关参考手册、书中所用PCB制板工艺设计资料、Altium 提供的元件库封装等设计资源请通过如下地址进行下载
- http://www.gpnewtech.com/download/altium
- 如将本书做为教材需ppt源代码请访问如下地址:
- http://www.gpnewtech.com/ppt



